UNIVERSIDADE FEDERAL DE SERGIPE – UFS
Departamento de Engenharia Elétrica – DEL
Cidade Universitária "José Aloísio de Campos"
Tel.: +55 (79) 2105-6834 FAX: +55 (79) 2105-6837
49.100-000 - São Cristóvão - SE - Brasil

Cronograma de Atividades do Concurso Público para Professor do Magistério Superior, regime DE, na Área de Sistemas Digitais

(Edital Nº 3/2013)

Disciplinas:

1) Projeto Lógico de Processadores*
2) Circuitos Digitais*
3) Microcontroladores*
4) Sistemas Digitais*
5) Tópicos Especiais em Sistemas Digitais

Cronograma:

1º Dia 16/Abr	07h40	Proposição e assinatura de termo de dispensa de leitura da prova escrita
	07h45	Proposição de dispensa de sorteio individual para a prova didática.
	07h50	Sorteio do ponto da prova escrita
	08h00	Prova escrita
	14h00	Sorteio do ponto da prova didática do candidato GUILHERME PIAZENTINI COLNAGO
	14h30	Sessão pública de abertura dos envelopes e leitura das provas escritas
	15h00	Sorteio do ponto da prova didática do candidato LEROY UMASI RAMOS
	16h00	Sorteio do ponto da prova didática do candidato MARCOS PAULO DE SOUZA SILVA
	16h10	Julgamento da prova escrita
2º Dia 17/Abr	9h00	Sorteio do ponto da prova didática do candidato GABRIEL MATOS ARAUJO
	9h30	Julgamento da prova de títulos.
	10h00	Sorteio do ponto da prova didática do candidato CARLOS EDUARDO VIANA NUNES

UNIVERSIDADE FEDERAL DE SERGIPE – UFS
Departamento de Engenharia Elétrica – DEL
Cidade Universitária "José Aloísio de Campos"
Tel.: +55 (79) 2105-6834 FAX: +55 (79) 2105-6837
49.100-000 - São Cristóvão - SE - Brasil

	14h00	Prova didática do candidato GUILHERME PIAZENTINI COLNAGO
	15h00	Prova didática do candidato LEROY UMASI RAMOS
	16h00	Prova didática do candidato MARCOS PAULO DE SOUZA SILVA
3º Dia 18/Abr	9h00	Prova didática do candidato GABRIEL MATOS ARAUJO
	10h00	Prova didática do candidato CARLOS EDUARDO VIANA NUNES
	14h00	Julgamento final, com leitura, levantamento das notas e elaboração dos quadros demonstrativos e do relatório final
	16h00	Previsão para enceramento do processo

Locais:

- Todas as atividades listadas acima, exceto as provas didáticas, serão realizadas na sala do prof. Antonio Ramirez Hidalgo, localizada no prédio do Departamento de Engenharia Elétrica – DEL, na Universidade Federal de Sergipe, Cidade Universitária Prof. José Aloísio de Campos, situada na Av. Marechal Rondon, s/n, São Cristóvão – SE;
- As provas didáticas serão realizadas no Laboratório de Informática do prédio do Departamento de Engenharia Elétrica – DEL, na Universidade Federal de Sergipe, Cidade Universitária Prof. José Aloísio de Campos, situada na Av. Marechal Rondon, s/n, São Cristóvão – SE.

Comissão Examinadora:

- Prof. Antonio Ramirez Hidalgo, Dr. (DEL/UFS);
- Prof. Lucas Molina, Ms. (DEL/UFS);
- Prof. Elmar Uwe Kurt Melcher , Dr. (DEE/UFCG).
- Prof. Elyson Adan Nunes Carvalho, Dr. (DEL/UFS) – (SUPLENTE)